

Bei der Abarbeitung der Befehle ergibt sich immer die gleiche Struktur:

1. Befehlsholphase,
2. Decodierphase,
3. und Befehlsausführungsphase.

Die Befehlsholphase ist immer gleich:

$PC \rightarrow AR$; Lesen aus RAM; $PC + 1 \rightarrow PC$; $DR \rightarrow IR$

Der Ablauf der Befehlsausführungsphase soll hier für einige Befehle dargestellt werden:

Befehl	Ablauf
JMP 10	
LDA 01	
STA 03	
ADD 02	
INC	
DEC	
SUB 53	
JPL 66	
JSR 77	
RTN	
PSH	
POP	

Fragen:

1. Warum ist es günstig, schon bei der Befehlsholphase den PC um 1 zu erhöhen?
2. Was kann passieren, wenn ein Unterprogramm durch Rekursion zu oft aufgerufen wird?